

学籍番号 氏名	V19131 樋口 葵	指導教員	藤枝 直輝
題目	SCR1 プロセッサに対する 命令レジスタファイルによる命令難読化の実装		

1 背景

ソフトウェアを分析、盗用、改ざんといった攻撃に対して強くすること、すなわち耐タンパー性を高めることは重要である。コンピュータやインターネットが普及した結果、コンピュータのソフトウェアを対象とした攻撃も日々発生している。また、その件数は年々増加してきている。ソフトウェアには個人や企業のノウハウなどが詰まっており、これを攻撃から守ることは、知的財産を守ることに繋がる。攻撃の1つとして、プログラム内容の解析、すなわちリバースエンジニアリングの悪用が挙げられる。

プログラムの難読化の方法として、IRF（命令レジスタファイル）による命令難読化が挙げられる [1]。IRFとは命令を格納した小さなメモリであり、もともとプロセッサの性能向上を目的として提案された。特定の命令を、IRFを参照する命令“IRF命令”に置き換え、この命令がフェッチされたらIRFを参照し元の命令に置き換える。IRFの内容がわからない限り、元の命令の類推は困難となる。

2 先行研究と研究目的

米澤らはRISC-V命令セットをもつCVA6プロセッサに対する、IRFによる命令難読化について検討した [2]。32ビットの通常命令と16ビットの短縮命令が混在する中、IRFによる命令置き換えが可能であることを示した。しかし、搭載したIRFは、1つの短縮命令しか置き換えできないプロトタイプであった。

本研究の目的はRISC-V命令セットを持つSCR1プロセッサにおいて、複数の、かつ短縮命令と通常命令の両方に対応したIRFを実装する。また、実用性向上のため、IRFハードウェア記述の自動生成プログラムの作成を行う。最後に、IRFのサイズと、動作周波数、ハードウェア使用量の関係を調べる。

3 IRFの動作検証

RISC-V命令セットを持つSCR1プロセッサにIRFを搭載する。SCR1でフェッチされた命令は、プレデコーダで通常命令か短縮命令かを判断されたあと、デコーダに渡される。そのため、IRFはプレデコーダとデコーダの間に設置する。短縮命令を参照するIRF命令が通常命令と誤認識されないよう、プレデコーダに変更を施す。動作検証では、一部の命令をIRF命令に置き換えたプログラムを用意し、IRF未搭載SCR1とIRF搭載SCR1で実行した。結果、IRF搭載SCR1でのみ正常に動作した。

4 IRFの自動生成プログラムの動作検証とハードウェア量

ユーザがテキストファイルに変更したい命令を書き、実行すると、その命令に対応したIRFのハードウェア記述が自動生成されるプログラムを作成した。動作検証では、一部の命令をIRF命令に置き換えたプログラムを用意し、自動生成されたIRFを搭載したSCR1で実行した。命令実行ログ、実行結果を確認すると、命令の置き換え、実行が正常に行われていた。

IRF命令の数を変化させ、動作周波数、ハードウェア使用量を検証した。結果、動作周波数に大きな変化がないうえ、IRFのハードウェア量はプロセッサ全体のハードウェア量に対し、1%未満であった。

5 結論

本研究では、複数の短縮命令、通常命令に対応したIRFの実装とIRF自動生成プログラムの作成、命令数とハードウェア使用量の関係の調査を行った。その結果、RISC-Vの短縮命令が実行できるRISC-Vを搭載しているSCR1において、複数の、かつ通常命令と短縮命令の両方に対応したIRFを実装することができた。また、IRFの自動生成プログラムにより、ユーザがより手軽に任意の命令をIRF命令に置き換えられるようになった。そして、IRFの搭載による性能やハードウェア量への影響は軽微であることがわかった。

参考文献

- [1] N. Fujieda, T. Tanaka, S. Ichikawa: Design and Implementation of Instruction Indirection for Embedded Software Obfuscation, *Microprocessors and Microsystems*, Vol. 45, Part A, pp.115–128, 2016.
- [2] 米澤颯真, 藤枝直輝: 命令レジスタファイルによるRISC-Vセキュアプロセッサの検討, 電子情報通信学会2022年総合大会, No. D-6-6, 2022.